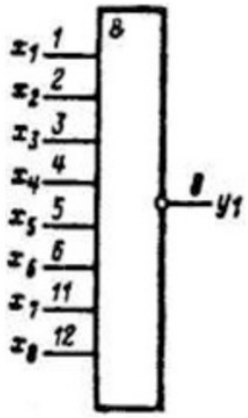
К130ЛА2

Микросхема представляет собой логический элемент 8И-НЕ. Содержит 20 интегральных элементов. Корпус типа 401.14-4, масса не более 0,45 г.



Условное графическое обозначение К130ЛА2

Назначение выводов: 1 - вход X1; 2 - вход X2; 3 - вход X3; 4 - вход X4; 5 - вход X5; 6 - вход X6; 7 - общий; 8 - выход Y; 9, 10, 13 - свободные; 11 - вход X7; 12 - вход X8; 14 - напряжение питания.

Электрические параметры

Номинальное напряжение питания ..... 5 В ± 10%
Выходное напряжение низкого уровня ..... ≤ 0,35 В
Выходное напряжение высокого уровня ..... ≥ 2,4 В
Напряжение на антизвонном диоде ..... ≥ -1,5 В
Статическая помехоустойчивость низкого и высокого уровней ..... ≥ 0,4 В
Входной ток низкого уровня ..... ≤ - 2,3 мА
Входной ток высокого уровня..... ≤ 0,07 мА
Ток входного пробивного напряжения ..... ≤ 1 мА
Ток потребления в состоянии низкого уровня ..... ≤ 11 мА
Ток потребления в состоянии высокого уровня ..... ≤ 5 мА
Ток короткого замыкания ..... -35... -95 мА
Статическая потребляемая мощность..... ≤ 44 мВт
Время задержки распространения при включении ..... ≤ 12 нс
Время задержки распространения при выключении ..... ≤ 12 нс
Входная емкость ..... ≤ 3 пФ

Предельно допустимые режимы эксплуатации

Вытекающий ток при отрицательном напряжении на входе ..... ≤ -3 мА
Выходной ток высокого уровня ..... ≤ -10мА
Ток нагрузки при низком уровне выходного напряжения ..... ≤ 23 мА
Емкость нагрузки ..... ≤ 200 пФ
Рабочая частота ..... ≤ 20 мГц