133ЛА3 микросхема интегральная полупроводниковая

Назначение

Микросхема интегральная полупроводниковая (транзисторно-транзисторная логика). Представляет собой четыре логических элемента «2И-НЕ». Предназначена для использования в радиоэлектронной аппаратуре специального назначения.

Зарубежный прототип

- Прототип SN5400

Корпусное исполнение

- корпус 401.14-4
- корпус 401.14-5М

Обозначение технических условий

- И6/И63.088.023 ТУ7

Диапазон температур

- диапазон рабочих температур от - 60 до + 125 °С

Назначение выводов

Вывод	Назначение	Вывод	Назначение
№1	Вход Х1	№8	Выход У3
№2	Вход Х2	№9	Вход Х5
№3	Выход У1	№10	Вход Х6
№4	Вход Х3	№11	Выход У4
№5	Вход Х4	№12	Вход Х7
№6	Выход У2	№13	Вход Х8
№7	Общий вывод ОV	№14	Вывод питания от источника напряжения U

Таблица 1. Основные электрические параметры 133ЛА3 при $T_{окр. среды}$ = + 25 °С

Параметры	Обозначение	Ед. изм.	Режимы измерения	Min	Max
Выходное напряжение низкого уровня	U_{OL}	В	I_O=16мА U_{IH}=2В U_{CC}= 5В±10%	-	0,4
Выходное напряжение высокого уровня	U_{OH}	В	I_O= -0,4мА U_{IL}=0,8В U_{IH}=4,5В U_{CC}= 5В±10%	2,4	-
Входной ток низкого уровня	I_{IL}	мА	U_{IL}=0,4В, U_{IH}=4,5В U_{CC}= 5В±10%	-	I-1,6I
Входной ток высокого уровня	I_{IH}	мА	U_{IL}=0В, U_{IH}=2,4В U_{CC}= 5В±10%	-	0,04
Ток потребления при низком уровне выходного напряжения	I_{CCL}	мА	U_{CC}= 5В±10% U_{IH}= 5В	-	22
Ток потребления при высоком уровне выходного напряжения	I_{CCH}	мА	U_{CC}= 5В±10% U_{IL}=0 В	-	8
Время задержки распространения при включении	t_{PHL}	нс	U_{IH}=2,4В U_{CC}= 5В±10% C_L=15пФ±15%	-	15
Время задержки распространения при выключении	t_{PLH}	нс	U_{IH}=2,4В U_{CC}= 5В±10% C_L=15пФ±15%	-	22

Корпус 401.14-4

Корпус 401.14-5М

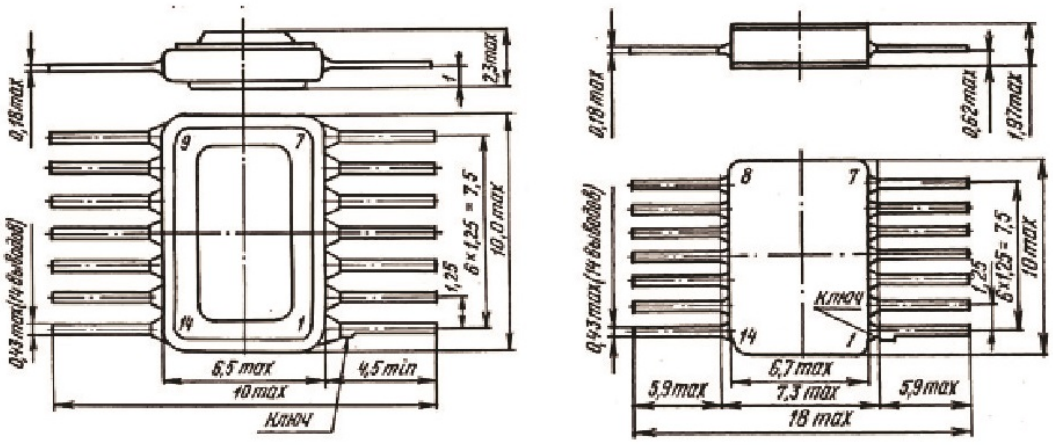


Рисунок 1. Габаритные чертежи корпусов 401.14-4 и 401.14-5М