134ИЕ5, Микросхема интегральная

134ИЕ5 — интегральная микросхема артикул согласно ГОСТ
микросхемы интегральные используются в РЭА в большой области эксплуатации с функционалом четырехразрядный асинхронный двоичный счетчик. Микросхемы изготовлены в керамометаллическом корпусе и выпускаются в корпусе 401.14-4 и 401.14-5М. Модель изделия наносится на металлической части корпуса. Номинальное значение нагрева при эксплуатации от минус 60 до плюс 125град С. Климатически исполнены УХЛ.
Микросхемы 2) согласована техусловиям бК0.347.083 ТУ3.

Назначение выводов

таблица 134ИЕ5 назначение выводов:

Контакт	Цепь	Контакт	Цепь
1	Вход установки триггеров в состоянии логического нуля	8	Информационный вход
2	Вход установки триггеров в состоянии логического нуля	9	Выход
3	Не используется	10	Выход
4	Ucc	11	Общий
5	Не используется	12	Выход
6	Не используется	13	Выход
7	Не используется	14	Информационный вход

Основные электрические параметры при t=25+-10 градусов Цельсия

таблица основные 134ИЕ5 электрические параметры:

Название характеристики, единица и режим замера	Буквенное обозначение	Норма	
		больше	меньше
Напряжение на выходе высокого уровня, V (Ucc=4,5V, Ioh=120uA)	Uoh	2,6	-
Напряжение на выходе низкого уровня, V (Ucc=4,5V, Iol=1,8mA)	Uol	-	0,3
Ток на входе низкого уровня, uA (Ucc=5,5V, Uil=0,3V) по входам 8, 14 по входам 1, 2	Iil	- -	360 180
Ток на входе высокого уровня, uA (Ucc=5,5V, Uih=2,4V) по входам 8, 14 по входам 1, 2	Iih	- -	24 12
Ток потребления, mA (Ucc=5,5V)	Icc	-	6,6
Продолжительность задержки распределения сигнала от входа А до выхода Д при включении и выключении, ns (Ucc=5,0V)	t PHL, t PLH	-	600
Максимальная потребляемая мощность в динамическом режиме, mW (на частоте f=1,5MHz) (Ucc=5,5V)	Pccд max	-	44
Входная емкость, pF для выводов 1, 2 для выводов 8, 14	C 1	- -	3 6