1533ЛН2 микросхемы полупроводниковой:

1533ЛН2 — цифровая микросхема 1533-ей серии, являются триодной логикой с функционалом шесть инверторов с открытым коллектором и используются в РЭА большой области эксплуатации. Производятся в керамометаллическом корпусе. Модель изделия наносится на металлической части корпуса. Номинальное значение нагрева при эксплуатации с минус 60 по плюс 125оС. Климатически исполнены УХЛ и соответствует 2) техусловиям 6К0.347.364-14ТУ.

Знак завода изготовителя



Основные электро параметры при t=25+-10 градусов Цельсия

таблица 1533ЛН2 электролитических параметров:

Наименование характеристик, режим замера, единица замера	Обозначение буквой	Допуск	
		больше	меньше
Напряжение на выходе низшего значения (при Ucc=5V+-10%, U TL= 2,0V, I OL= 4mA), V	U OL	-	0,4
Напряжение на выходе высшего значения (при Ucc=5V+-10%, U TL=0,8V, I OH=-0,4mA, U IH=4,5V), V	U OH	2,5	-
Ток на входе низшего значения (при Ucc=5V+-10%, U IL=0,4V, U IH= 4,5V), mA	I IL	-	/-0,2/
Ток на входе высшего значения 1533ЛН2 (при Ucc=5V+-10%, U IL= 0V, U IH= 2,7V), uA	I IH	-	20
Ток потребления при высоком уровне выходного напряжения (Ucc=5V+-10%, U IL=0V), mA	I CCH	-	0,85
Ток потребления при низком уровне выходного напряжения (Ucc=5V+-10%, U IH=4,5V), mA	I CCL	-	3,0
Продолжительность промедления распределения при включении (Ucc=5V+-10%, U IH=3,0V, t F, t C=2ns, R L=500Om+-5%, C L= 50pF+-10%), ns	t PHL	-	13,5
Продолжительность промедления распределения при выключении (Ucc=5V+-10%, U IH=3,0V, t F, t C=2ns, R L=500Om+-5%, C L= 50pF+-10%), ns	t PLH	-	13,5